



# FLASH 模块使用说明

## JL\_MOD\_FH\_V1.0 (W25Q16)



## JL\_MOD\_FH\_V1.0 模块

### 模块芯片说明：

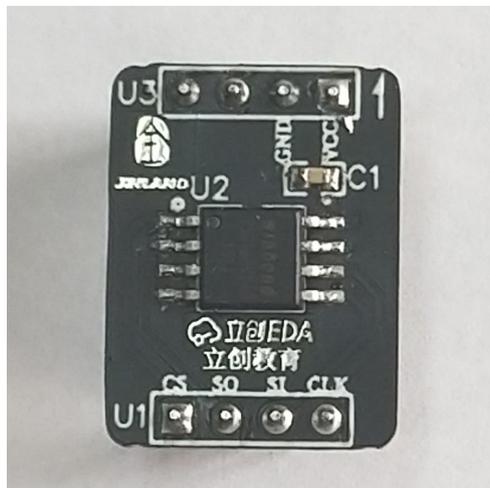
该模块采用 W25Q80 封装为 SOIC-208mil 的 FLASH 芯片，该串行闪存提供对于有限的空间，引脚和电源系统的存储解决方案，W25 系列的芯片性能元大于普通的串行闪存器件，芯片阵列是由 256 个字节 4096 可编程页组成。

可以根据个人需求对芯片进行更换其型号为 W25Q16、W25Q32、W25Q64、W25Q125 封装为 SOIC-208mil 的存储芯片

### 技术参数：

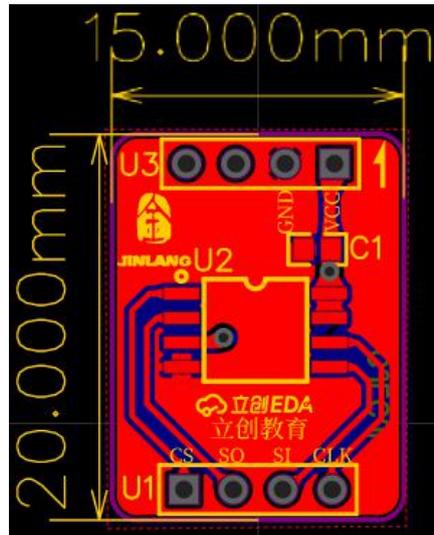
1. 工作电压：2.5 ~ 3.6 V
2. 功耗：读写（active）时 4mA，低功耗（power-down）时 <math>1\mu\text{A}</math>
3. 容量：8M-bit/1M-byte，包含 4096 个页（每页大小 256 字节）
4. 接口：Standard/Dual/Quad SPI，支持时钟频率最高 104MHz
5. 支持以 4/32/64k-bytes 为单位进行 Sector/Block 擦除
6. 一次写入最多 256 字节
7. 软件/硬件写保护功能
8. 10 万次擦除/编程寿命
9. 数据长时间保留
10. PCB 外形尺寸：20mm x 15mm

### 实物图：





### 引脚说明:



VCC: 该模块的供电电压为 3.3V，由开发板进行供电；

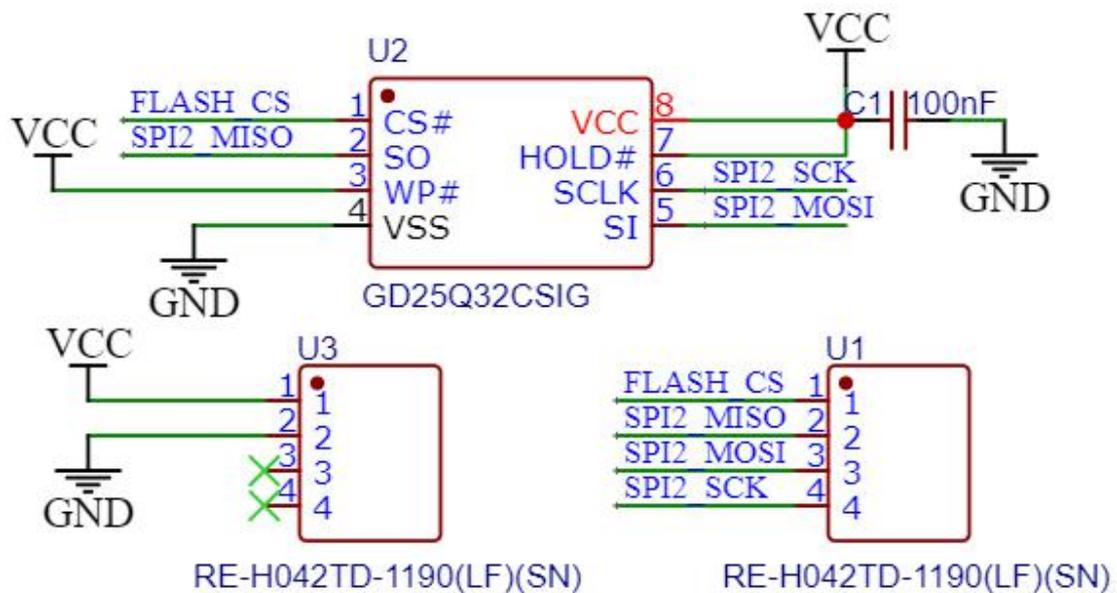
CS: 模块的片选输入，可启用或者禁用设备操作；

SO: 数据的输出；

SI: 数据输入；

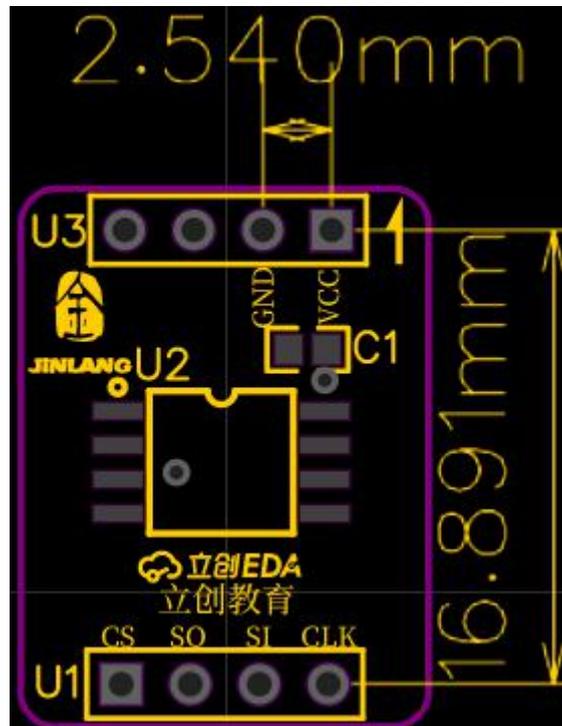
CLK: 串行时钟输入，提供串行输入和输出的时序。

### 原理图:





封装尺寸图:



注意事项:

在与开发板配合使用并安装该模块时要注意板子上标注的箭头方向与开发板上的标注一致。插反会导致模块不工作甚至烧毁模块上的芯片