

---

## 双输入通道高精度 24 位模/数 (A/D) 转换器芯片

---

### 简介

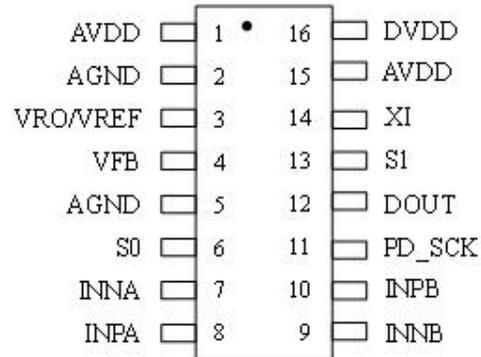
HX717 采用了海芯科技集成电路专利技术，是一款专为高精度电子秤而设计的 24 位 A/D 转换器芯片。

输入低噪声放大器的增益为可选 8, 64 或 128, 当使用 5V 参考电压时, 对应的满额度差分输入信号幅值分别为  $\pm 320$ ,  $\pm 40$  或  $\pm 20\text{mV}$ 。芯片内的时钟振荡器不需要任何外接器件。所有控制信号由管脚驱动, 无需对芯片内部的寄存器编程。MCU 只需要 2 个 I/O 口即可实现对 ADC 的所有控制, 包括断电控制。上电自动复位功能简化了开机的初始化过程。

### 特点

- 片内低噪声放大器, 增益为可选 8, 64 或 128
- 可选 10、20、80 和 320Hz 的输出数据速率
- 上电自动复位电路
- 简单的数字控制和串口通讯: 所有控制由管脚输入, 芯片内寄存器无需编程
- 片内时钟振荡器无需任何外接器件
- 同步抑制 50Hz 和 60Hz 的电源干扰
- 耗电量:
  - 典型工作电流: 1.25mA
- 工作电压范围: 2.7 ~ 5.5V
- 工作温度范围:  $-40 \sim +85^{\circ}\text{C}$
- 16 管脚的 SOP-16 封装

## 管脚说明



SOP-16L

管脚号	名称	性能	描述
1	AVDD	电源	模拟电源输入：2.7~5.5V
2	AGND	地	模拟地输入
3	VRO/VREF	电源	稳压管输出和 A/D 转换参考输入端：1.8V~AVDD
4	VFB	模拟输入	稳压电路控制输入
5	AGND	地	模拟地输入
6	SO	数字输入	输出数据速率控制 0
7	INNA	模拟输入	A 通道差分信号负输入端
8	INPA	模拟输入	A 通道差分信号正输入端
9	INN	模拟输入	B 通道差分信号负输入端
10	INPB	模拟输入	B 通道差分信号正输入端
11	PD_SCK	数字输入	断电控制（高电平有效）和串口时钟输入
12	DOUT	数字输出	串口数据输出
13	S1	数字输入	输出数据速率控制 1：S1S0=00:10Hz, 01:20Hz, 10:80Hz, 11:320Hz
14	XI	数字输入	外部时钟输入，0：使用片内振荡器
15	AVDD	电源	模拟电源输入：2.7~5.5V
16	DVDD	电源	数字电源输入：2.7~5.5V, DVDD≤AVDD

表一 管脚说明

## 主要电气参数

(无特殊说明时: AVDD=DVDD=5.0V, VREF=5.0V, GAIN=128, A/D 转换速率=10Hz)

参数	条件及说明	最小值	典型值	最大值	单位
满量程差分输入范围 (FSR)	$V(INP) - V(INN)$	$\pm 0.5(VREF/GAIN)$			V
输入共模电压范围	$V(INP), V(INN)$ 对 GND 电压	0.9		AVDD-1.5	V
VREF 输入电压范围	$VREF = RP - RN$	1.8		AVDD	V
无噪声位数 (Noise-Free Bits) <sup>(1)</sup>	$f_o = 10\text{Hz}, VREF = 5.0\text{V}$		18.2		Bits
	$f_o = 20\text{Hz}, VREF = 5.0\text{V}$		17.7		Bits
	$f_o = 80\text{Hz}, VREF = 5.0\text{V}$		16.7		Bits
	$f_o = 320\text{Hz}, VREF = 5.0\text{V}$		15.8		Bits
A/D 转换速率 ( $f_o$ )		10/20/80/320			Hz
分辨率	无失码	24			Bits
输出数据编码	二进制补码, MSB 为符号位	800000		7FFFFFF	HEX
输出稳定时间 <sup>(2)</sup>		$4/f_o$			mS
非线性误差 (INL)	相比满量程增益	$\pm 0.001$			%of FS
输入零点漂移 (Input Offset)		0.01			mV
输入噪声	在 0.1Hz 处	10			nV/ $\sqrt{\text{Hz}}$
温度系数 (Temperature Drift)	零点漂移 (offset drift)	$\pm 15$			nV/ $^{\circ}\text{C}$
	增益漂移 (gain drift)	$\pm 3$			ppm/ $^{\circ}\text{C}$
电源信号抑制比		100			dB
共模信号抑制比	At DC, $V_{IN}=10\text{mV}$	100			dB
电源电压 (VDD)		2.7	5.0	5.5	V
电源电流	工作状态, VDD = 5.0V	1.5			mA
	断电状态	1			$\mu\text{A}$

(1) 无噪声位数 (Noise-Free Bits) =  $\ln(VREF/GAIN/Peak\text{-to-Peak Noise})/\ln(2)$ 。

(2) 输出稳定时间指从上电、断电或 A/D 转换速率改变到输出有效数据的时间。

表二 主要电气参数表

### 模拟信号输入

模拟差分输入可直接与桥式传感器的差分输出相接。前置放大器的增益为 128，参考电压 VREF 为 5.0V 时，所对应的满量程差分输入电压范围为±19.5mV。

### 供电电源

AVDD 和 DVDD 为 2.7~5.5V，DVDD 需小于等于 AVDD。A/D 转换参考电压输入 VREF 应与传感器的供电电源直接相连。

HX717C 芯片内的稳压电路可同时向 A/D 转换器和外部传感器提供模拟电源。稳压电路的供电电压为 AVDD，输出 VRO 由外部分压电阻 R1、R2 决定（图三）， $VRO=1.1*(R1+R2)/R2$ 。VRO 比 AVDD 低至少 100mV。

如果不使用芯片内的稳压电路，管脚 VRO 和 VREF 连接到 AVDD，管脚 VFB 接 AGND。

### 串口通讯

串行通讯线由串行时钟输入 PD\_SCK 和串行数据输出 DOUT 组成。

当 DOUT 为高电平时，表明 A/D 转换器还未准备好输出数据，此时 PD\_SCK 应为低电平。当 DOUT 从高电平变为低电平后，PD\_SCK 应输

入 25 或 28 个时钟脉冲，参见图二。其中第 1 至第 24 个时钟脉冲的上升沿送出 24 位 ADC 数据；第 25 至第 28 个时钟脉冲用来选择下一次 A/D 转换的输入通道和增益，参见表三。

PD_SCK 脉冲数	输入通道	增益
25	A	128
26	B	64
27	A	64
28	B	8

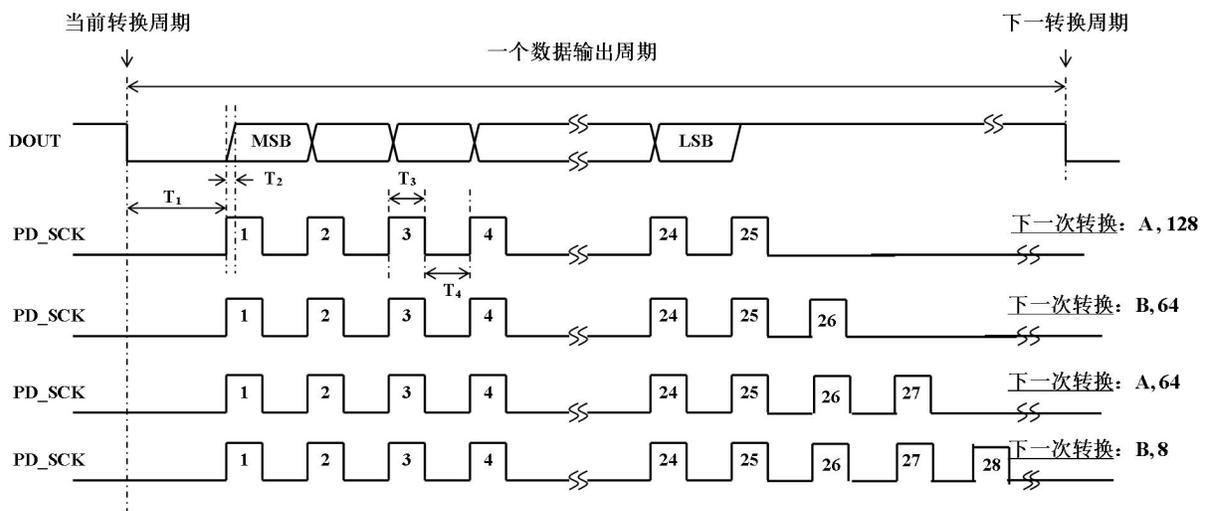
表三 A/D 转换速率选择

### 断电

PD\_SCK 脚可以用于控制芯片的断电。当 DOUT 脚由高变低后，发送 30 个 PD\_SCK 时钟脉冲，且在第 30 个时钟脉冲的上升沿保持在高电平超过 80uS，芯片进入断电状态。

当 PD\_SCK 重新回到低电平，芯片进入工作状态，保持断电前的 A/D 转换速率。

芯片从上电、断电状态进入工作状态或改变 A/D 转换速率，A/D 转换器需要 4 个数据输出周期才能稳定，即 DOUT 在 4 个数据输出周期后才会从高电平变低电平，输出有效数据。

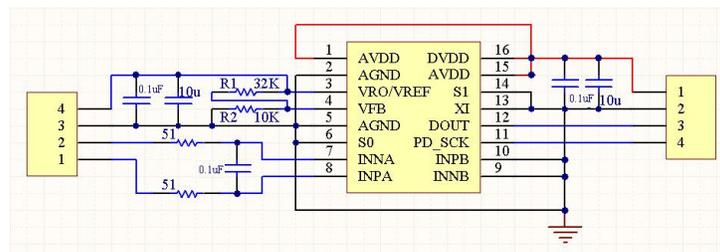


图二 数据输出，输入通道和增益选择时序图

符号	说明	最小值	典型值	最大值	单位
T <sub>1</sub>	DOUT 下降沿到 PD_SCK 上升沿	1			μs
T <sub>2</sub>	PD_SCK 上升沿到 DOUT 数据有效			0.1	μs
T <sub>3</sub>	PD_SCK 高电平时间	0.2		50	μs
T <sub>4</sub>	PD_SCK 低电平时间	0.2	1		μs

## 参考 PCB 设计

VDD=5.0V、OWR=10Hz (S1=0, S0=0)、VRO=4.73V(1.1\*(33K+10K)/10K)



图三 HX717 参考 PCB 设计原理图

## 参考驱动程序 (C)

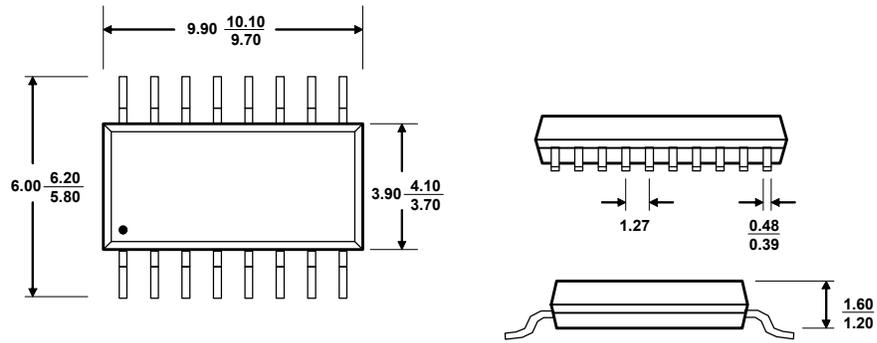
```

ulong HX717C_Read(void)
{
    uchar i;
    ulong bcd=0;        // 24位内码

    PD_SCK = 0;
    while (DOUT==1);
    _nop_();           // 延时大于1uS
    _nop_();
    _nop_();
    for (i=0;i<24;i++)
    {
        PD_SCK = 1;   // 高电平时间需小于50uS
        PD_SCK = 0;
        bcd = bcd<<1;
        if (DOUT==1) bcd++;
    }
    PD_SCK = 1;
    PD_SCK = 0;
    return bcd;
}

```

封装尺寸



Typ  $\frac{\text{MAX}}{\text{MIN}}$  Unit: mm

SOP-16L Package